

Thạc sĩ Nguyễn Việt Hùng
Kỹ sư Nguyễn Phương Quang
Kỹ sư Phạm Quang Huy

TỦ SÁCH KHOA HỌC KỸ THUẬT

Giáo trình điện tử

Hướng dẫn sử dụng

ORCAD 9.0

TRONG VẼ MÔ PHỎNG THIẾT KẾ MẠCH IN - MẠCH ĐIỆN TỬ

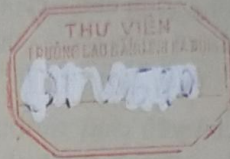
DÙNG CHO CHUYÊN NGÀNH:

- ĐIỆN - ĐIỆN TỬ
- TỰ ĐỘNG HOÁ
- VIỄN THÔNG
- CƠ - ĐIỆN TỬ

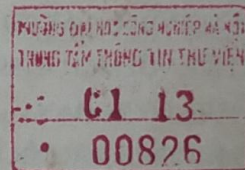
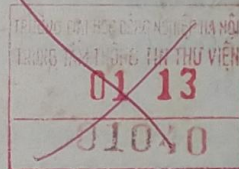


NHÀ XUẤT BẢN THỐNG KÊ

GIÁO TRÌNH EDA (ELECTRONIC DESIGN AUTOMATION)
THIẾT KẾ MẠCH IN VỚI SỰ TRỢ GIÚP CỦA MÁY TÍNH



VẼ VÀ THIẾT KẾ MẠCH IN VỚI ORCAD



Biên soạn : Th.s NGUYỄN VIỆT HÙNG
Ks PHẠM QUANG HUY
Ks NGUYỄN PHƯƠNG QUANG

MỤC LỤC

NỘI DUNG	TRANG
GIỚI THIỆU	2
BÀI TẬP 1 : MẠCH NGUỒN ỔN ÁP DÙNG 7812	5
BÀI TẬP 2 : MẠCH NGUỒN ỔN ÁP DÙNG OP_AMP	28
BÀI TẬP 3 : MẠCH NGUỒN ỔN ÁP CÓ BẢO VỆ	50
BÀI TẬP 4 : GIAO TIẾP VỚI MCU AT89-C51	65
BÀI TẬP 5 : HIỂN THỊ LED 7 ĐOẠN	90
BÀI TẬP 6 : MẠCH KHUẾCH ĐẠI TÍN HIỆU SIN	120
BÀI TẬP 7 : THIẾT KẾ MẠCH IN MẠCH ĐỔI MÀU LED	145
BÀI TẬP 8 : MẠCH ĐỊNH GIỜ CẮT NGUỒN CUNG CẤP	170
BÀI TẬP 9 : VẼ SƠ ĐỒ NGUYÊN LÝ VÀ THIẾT KẾ MẠCH IN CHO MẠCH KHUẾCH ĐẠI TÍN HIỆU DÙNG TRANSISTOR	198
BÀI TẬP 10 : MẠCH ĐỒNG HỒ ĐIỆN TỬ	219
MỤC LỤC	239

VẼ VÀ THIẾT KẾ MẠCH IN VỚI

ORCAD

Chịu trách nhiệm xuất bản : **CÁT VĂN THÀNH**

Biên tập : **THÀNH VĂN**

Sửa bản in : **NHÃ TRÂN**

Thiết kế bìa : **HỒ XUÂN PHƯƠNG**

NHÀ XUẤT BẢN THỐNG KÊ

Mã số : $\frac{6T7 - 6T7.3}{TK 2001}$ 122-99-2001